

委員各位

日本学術振興会ワイドギャップ半導体
光・電子デバイス第 162 委員会
委員長 吉川 明彦

日本学術振興会ワイドギャップ半導体光・電子デバイス第 162 委員会
第 77 回委員会・第 81 回研究会 開催案内

日時：平成 24 年 10 月 5 日（金）

委員会：12：00 - 13：00

研究会：13：00 - 17：55

場所：主婦会館プラザエフ（東京、四ツ谷） B2F クラルテ
〒102-0085 東京都千代田区六番町 15 番地, TEL:03-3265-8111
URL：<http://www.plaza-f.or.jp/>

委員会

議題：

- (1) 前回第 76 回委員会議事要録承認について
- (2) 委員の異動について
- (3) 次回第 82 回研究会以降の研究会について
- (4) その他

報告事項：

- (1) 日独西ワークショップ(7/21-22 開催)について
- (2) 国際会議 IWN2012(10/14-19 開催予定)について
- (3) ワイドギャップ半導体スクール(10/25-27 開催予定)について
- (4) 第 39 回産学協力研究委員会委員長会議(11/6 開催予定)について
- (5) 「技術の伝承等成果の取りまとめ」刊行事業について
- (6) その他

研究会 主 題：「デバイスシミュレーション技術の現状」

委員長挨拶・企画の趣旨説明 (13:00 ~ 13:10)

①可視発光素子におけるデバイスシミュレーション (13:10 ~ 13:55)

波多腰 玄一（東芝）

②窒化物LEDシミュレータの基礎と現状 (13:55 ~ 14:40)

天野 浩（名古屋大学・赤崎記念研究センター）

③モスアイ基板等を使ったLED技術 (14:40 ~ 15:25)

上山 智（名城大学）

休憩 (15:25 ~ 15:40)

④AlGaIn/GaN HFETにおける電流コラプスシミュレーション (15:40 ~ 16:25)

大野 泰夫（徳島大学）

⑤SiCデバイスシミュレーション (16:25 ~ 17:10)

畠山 哲夫（AIST,東芝）、福田 憲司（AIST）、奥村 元（AIST）

⑥光/パワー素子のためのワイドギャップ半導体シミュレーション (17:10 ~ 17:55)

藤永 正人（シルバコ・ジャパン）

<追記>

1. 委員会では、ご出席の委員に昼食をご用意いたします。
2. 準備の都合上、委員会・研究会の出欠回答を 9 月 26 日(水)までに日本学術振興会研究事業課 檜崎 様 (jigyouka09@jssps. go. jp) 宛に、必ずご連絡くださいますようお願いいたします。